

## ディー・クルー・テクノロジーズ株式会社、Synopsys 認定 ASIP Designer パートナーとして カスタムプロセッサ受託開発デザインサービスを提供開始

ディー・クルー・テクノロジーズ株式会社 (D-Clue Technologies Co., Ltd.) は本日、シノプシス社の ASIP Designer ツールを用いた特定用途向けプロセッサ (ASIP) 開発のデザインサービスを提供するシノプシス社認定のサービスパートナーになったことを発表しました。ASIP Designer は統合化された特定用途向けプロセッサ設計開発環境であり、従来の手動アプローチに比べてプロセッサの設計検証工数を大幅に削減します。ワイヤレス、組み込みビジョン、オーディオ、医療、自動車産業を含むほぼすべてのアプリケーション分野における多くの製品に搭載され、その製品は市場に提供されています。

ディー・クルー・テクノロジーズ株式会社は、マルチメディア、プリンタ、スーパーコンピュータなどのアプリケーションで使用されている専用プロセッサの設計において長年の経験を蓄積しています。ASIP Designer を使用して、プロジェクトに最適なプロセッサ・アーキテクチャー、およびそのようなアプリケーション固有のプロセッサの開発とインプリメンテーションを加速するサービスを提供します。

また、ディー・クルー・テクノロジーズ株式会社では、ADC、DAC、PLL、DC/DC などのアナログ・デザイン・サービスを提供し続けています。このサービスは、創業以来 16 年間に渡り継続され、現在もなお積極的に取り組んでおります

国立研究開発法人 理化学研究所 生命システム研究センター 副センター長 泰地氏は以下の様に述べています。“市場で入手可能な標準的なプロセッサを評価した後、私たちは、分子動力学シミュレータの高性能処理要件を満たす特殊なプロセッサを設計する必要があることを認識しました。Synopsys 社の ASIP Designer ツールを使用してカスタムプロセッサを開発するためのコンサルタントとして D-Clue Technologies を選択したことで、厳しいプロジェクトスケジュール下でも必要な高速プロセッサを手に入れることができました。”

シノプシス IP マーケティング担当副社長 John Koeter は次のように述べています。ASIP は、商用プロセッサでは達成できない特殊なアプリケーションに対応できるデザインを開発しなければならない場合に理想的な代替えの手段を提供します。ディー・クルー・テクノロジーズ株式会社は、ASIP Designer を用いた ASIP 設計開発のデザインサービスをお客様に提供してきた実績があります。私たちの緊密な連携により、お客様は SoC 開発期間の短縮のみならず ASIP 設計開発メソッドを早期に立ち上げることができます。

ディー・クルー・テクノロジーズ株式会社について：

D-CLUE Technologies (D-CLUE) は、2003年6月に半導体メーカーを独立したエンジ



2018年6月26日

ニアによって設立されました。アナログ、RF、ミックスドシグナル、システム、ボード、組み込みファームウェア、などの先端技術を持つエンジニアチームであり、高性能アナログ回路、先端 LSI、および次世代の組み込みファームをサポートしています。最近では、IoT時代の次世代センサーや新薬開発のための超高速プロセッサを開発しました。D-CLUE は、2017年6月にエレコムグループに加わり、革新的な製品とソリューションの開発に取り組んでいます。

ASIP 開発は最初に「開発の効率性、短期開発」という観点からお客様の開発構想を伺い、仕様検討、アルゴリズム検討を行い、パフォーマンスやお客様の開発費用に応じて FPGA への実装、または ASIC 開発を行います。ASIP 開発のお問合せは下記へご連絡ください。

お問い合わせ先：

ディー・クルー・テクノロジーズ株式会社

営業部 東迫 隆

メール：[otoiawase@d-clue.com](mailto:otoiawase@d-clue.com)

お電話：045-470-0533

